Qz
12MHz
C1
1n
C2
10µ
C3
47n
R1
390
R2
390
R13
560
R7...R12
1k2
RST
X7:4
X1: C20 / BUSRQ
X1: C23 / INT
X1: A23 / NMI
X1: A24 / WAIT
X1: C9 / MEMDI
X1: A22 / IODI
X1: A20 / RESET
X1: C13 ADR 11
X1: A12 ADR 12
X1: C12 ADR 13
X1: A11 ADR 14
X1: C11 ADR 15
X1: C8 /RD
X1: A9 /MREQ
X1: A8 /WR
R68
3k9
X1: A26 /M1
X1: C24 /IORQ
X1: A13 ADR 10
X1: A14 ADR 8
X1: C18 ADR 7
X1: A16 ADR 6
X1: A17 ADR 4
X1: C18 ADR 3
X1:C26 /HALT
X1:A25 /RFSH
X1:C14 ADR 9
X1:C19 ADR 1
X1:A18 ADR 2
X1:C17 ADR 5
X1:A19 ADR 0
/BA0
X1:C5 DAT 4
X1:A6 DAT 3
X1:A5 DAT 5
X1:C4 DAT 6
X1:C6 DAT 2
X1:A4 DAT 7
X1:C7 DAT 0
X1:A7 DAT 1
C44
68
X1: A21
/IEO
X1:A10
IRDY
X1:C25
D52/10
X1:C21
X7:
X8:A6
X8:A7
X8:A8
X8:A9
X8: (s. Tab1)
X7:3 / NMI
C45
2µ2
R74
220
R75
220
R76
330
D51/1
D51/2
D51/5
D51/9
D54/6
D54/3
D53/1- D6/10
D53/4
D53/7
D53/9
D4/6
D6/10
D29/5
D29/11
D30/11
D30/5
D32/11
D33/21
D36/12
D12/3
D12/2
D12/6
D17/23
D43/7
D43/9
D43/10
D43/12
D43/22
D43/26
D43/30
D43/31
RST: D43/26
A0:D43/30
A1:D43/31
WR:D43/22
RAS:D18/4
CAS:D18/15
D26/5
D4/6
D33/21
C5
100n
C8
33
C37
1µ
C38
22n
C39
10µ
C40
15
C6
22n
T
BC547
R41
1k2
R57
47
R32
1k2
R33
15k
R34
100k
R35
100k
R36
100k
R37
3k9
R69
390
R77
3k9
R78
3k9
R79
220
R18
220
R19
150
R21
3k9
R22
3k9
R23
3k9
U1
B761
C15-20
C22-28
100n
C30-34
100µ
X7:2
X1:A29,C29
X2:A4,C4
X6:A1,B1,C1
X2:A1,C1,A5,C5
X1:A1,C1,A2,C2
X6:A10,B10,C10
X725,26
X3: 1
X3: 2
X4: 1
X4: 2
X4: 3
X4: 4
Br1
Br2
V1
V2
V3
BAT42
BAT42
BAT42
2 Di in Reihe; sonst Doppelbild
RAS - CAS
Hires Grafik

Änderungen		Bezeichnung :	Blatt
Datum :	Name :	Universalcomputer LLC2	Boardversion K3 Mit Änderungen
07.02.13	Krüger		
30.04.13	Krüger		